Modellierung von Echtzeitsystemen

Reaktive Systeme - Klausurfragen

Werkzeuge: SCADE, Esterel Studio

Fragen zur Vorlesung

- Was ist der Vorteil von ereignisgesteuerten Applikationen gegenüber zeitgesteuerten?

Zeitgesteuerte Applikationen	Ereignisgesteuerte Applikationen
Zeitlicher Systemablauf wird zur Übersetzungszeit festgelegt.	Ausführungen werden durch das Eintreten von Ereignissen angestoßen.
Präzise und globale Uhr erforderlich (inkl. Uhrensynchronisation)	Garantierte Antwortzeiten sind erforderlich.
Einzelberechnungen werden in einem jeweils reservierten Zeitslot durchgeführt. Ableitung der max. Laufzeit notwendig. (worst case execution time)	Das Scheduling erfolgt dynamisch. Keine Aussage über zeitlichen Ablauf zur Übersetzungszeit möglich.
VORTEIL: Statisches Scheduling möglich. Vorhersagbares deterministisches Verhalten.	**VORTEIL:** ???

Auszug aus Klausur WS 06/07

a) Vervollständigen Sie folgende Testfälle, so dass das Modul xxx diese Testfälle erfüllt:

1. T1=({D},___),(___,{F})
2. T2=({D},___),({D},___})
3. T3=(___,{E}),(___,{F}),(___,{})
4. T4=(_____),(___,{N})
5. T5=(_____),(___,{E}),(___,{E})

Zur Erinnerung: ({A},{B}),({C},{D}) bedeutet: im ersten Moment erfolgt das Ereignis A als Eingabe, die Reaktion des Moduls ist B, im zweiten Moment erfolgt das Ereignis C als Eingabe mit der Reaktion D.

```
module xxx:
    input U, D;
    output E,F,N;
    var V=1;
    loop
        await
          case U do
                    if(?V>0)
                              V:=V+1;
                    else
                              V:=V+1;
                              emit F;
          case D do
                    if(?V>0) then
                              V:=V-1;
                              emit E;
                    else
                              emit N;
        end await;
    end loop;
```

Modellierung von Echtzeitsystemen

Verifikation von Echtzeitsystemen - Einsatz von Formalen Methoden

Problemstellung

„As soon as we started programming, we found to our surprise that it wasn‘t as easy to get programs right as we had thought.
Debugging had to be discovered.
I can remember the exact instant when I realized that a large part of my life from then on was going to be spent in finding mistakes in my own programs.“

Maurice Wilkes.
(Turing Award 1967)

Verifikation & Validierung

- Verifikation: Um die Korrektheit von Programmen in Bezug auf die Spezifikation zu garantieren, wird eine formale Verifikation benutzt. Dazu werden mathematische Korrektheitsbeweise durchgeführt.
- Validierung: Durch eine Validierung kann überprüft werden, dass das System als Modell hinreichend genau nachgebildet wird. Techniken:
  - Inspektion
  - Plausibilitätsprüfung
  - Vergleich unabhängig entwickelter Modelle
  - Vergleichmessung an einem Referenzobjekt

Übersicht über formale Methoden

- Deduktive (SW-)Verifikation
  - Beweissysteme, Theorem Proving
- Model Checking
  - für Systeme mit endlichem Zustandsraum
  - Anforderungsspezifikation mit temporaler Logik
- Testen
  - spielt in der Praxis eine große Rolle
  - sollte systematisch erfolgen $\rightarrow$ ausgereifte Methodik
  - ... stets unvollständig

Verifikation in der Realität

- In der Industrie wird der Begriff Verifikation häufig im Zusammenhang mit nicht funktionalen Methoden verwendet:
  - Testen, Strategien:
    - 100% Befehlsabdeckung (Statement Coverage)
    - 100% Zweigüberdeckung (Branch Coverage)
    - 100% Pfadüberdeckung (Path Coverage)
    - Siehe auch http://www.software-kompetenz.de/?10764
  - Code reviews
  - Verfolgbarkeitsanalysen

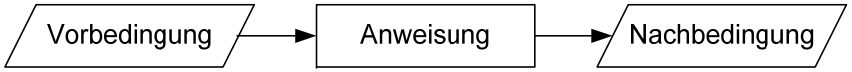
Testen

Mit Testen ist es möglich die Existenz von Fehlern nachzuweisen, nicht jedoch deren Abwesenheit.

- Testen ist von Natur aus unvollständig (non-exhaustive)
- Es werden nur ausgewählte Testfälle / Szenarien getestet, aber niemals alle möglichen.

Deduktive Methoden

- Nachweis der Korrektheit eines Programms durch math.-logisches Schließen
- Anfangsbelegung des Datenraums $\Rightarrow$ Endbelegung
- Induktionsbeweise, Invarianten
  - klass. Bsp: Prädikatenkalkül von Floyd und Hoare, Betrachten von Einzelanweisungen eines Programms:



- Programmbeweise sind aufwändig, erfordern Experten
- i.A. nur kleine Programme verifizierbar
- Noch nicht vollautomatisch, aber es gibt schon leistungsfähige Werkzeuge

Temporale Logik

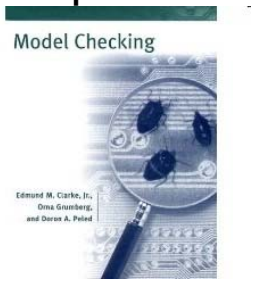
- Mittels Verifikation soll überprüft werden, dass:
  - Fehlerzustände nie erreicht werden
    - Der Aufzug soll nie mit offener Tür fahren.
  - ein System irgendwann einen bestimmten Zustand erreicht (und evtl. dort verbleibt)
    - Nach einer endlichen Initialisierungsphase, geht der Aufzug in den Betriebsmodus über.
  - Zustand x immer nach Eintreten des Zustandes y auftritt.
    - Nach Drücken des Tasters im Stockwerk wird der Aufzug in einem späteren Zustand auch dieses Stockwerk erreichen.
- Um solche Aussagen auch für Rechner lesbar auszudrücken, kann temporale Logik, z.B. in Form von LTL (linear time temporal logic), verwendet werden.
- In LTL wird Zustandsübergänge und damit auch die Zeit als diskrete Folge von Zuständen interpretiert.

Kripke-Struktur

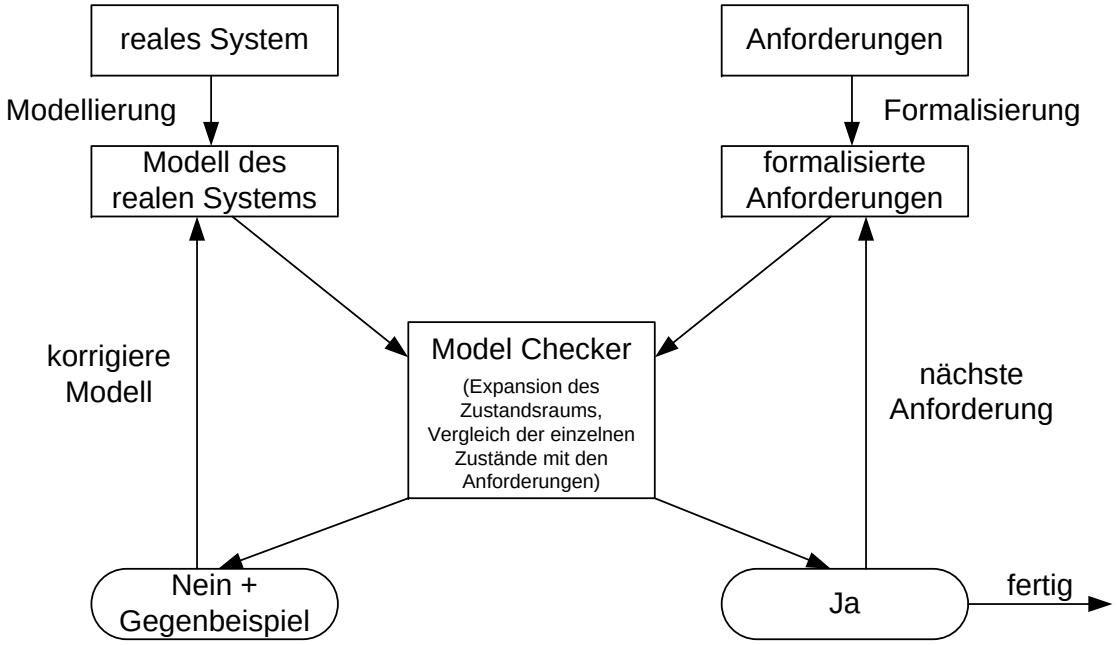
- Zur Darstellung eines Systems werden Kripke-Strukturen K = (V,I,R,B) und eine endliche Menge P von atomaren logischen Aussagen verwendet.
  - V: Menge binärer Variablen (z.B. Tür offen, Aufzug fährt)
  - Die Zustandsmenge S ergibt sich aus allen möglichen Kombinationen über V, somit gilt $S = 2^V$
  - Menge der möglichen Anfangszustände $I \subseteq S$
  - R: Transitionsstruktur $R \subseteq S \times S$
  - B: Bewertungsfunktion $S \times P \rightarrow \{true,false\}$ zur Feststellung, ob ein Zustand eine Eigenschaft auf P erfüllt
- Mittels Model-Checking muss nun nachgewiesen werden, dass eine gewisse Eigenschaft P ausgehend von den Anfangszuständen
  - immer gilt
  - schließlich erfüllt wird
  - …

Explizites Model Checking: Verfahren

- Ausgehend von den Startzuständen exploriert der Model Checker mögliche Nachbarzustände:
  - Auswahl eines noch nicht evaluierten Zustandes
  - Prüfung aller möglichen Zustandsübergange:
    - bereits bekannter Zustand: verwerfen
    - unbekannter Zustand, Eigenschaft prüfen
      - falls Eigenschaft nicht erfüllt, Abbruch und Präsentation eines Gegenbeispiels
      - falls erfüllt, zur Menge der nicht evaluierten Zustände hinzufügen
  - Abbruchbedingung: alle erreichbaren Zustände wurden überprüft
- Problem: Zustandsexplosion
- Literaturhinweis: Edmund M. Clarke, Orna Grumberg, Doron A. Peled, *Model Checking*, 1999, MIT Press



Umgang mit Model Checking



Probleme mit formalen Methoden

- Entwickler empfinden formale Methoden häufig als zu kryptisch
- Beispiel TLA:

$$
\begin{aligned}
HCini \triangleq\ & \wedge\ hr \in \{0, \ldots, 23\} \\
HCnxt \triangleq\ & \wedge\ hr' = IF\ hr \neq 23\, THEN\ hr + 1\ ELSE\ 0 \\
HC \triangleq\ & \wedge\ HCini \\
& \wedge\ \Box HCnxt
\end{aligned}
$$

- Neue Ansätze: Erweiterung der Programmier / Modellierungssprachen, automatische Übersetzung

1. Beispiel: Verifikation in Esterel Studio

- Esterel Studio bietet eine eingebaute Verifikationsfunktionalität zur einfachen Verifikation von Programmen
- Zur Modellierung der verschiedenen Eigenschaften kann das Schlüsselwort `assert` verwendet werden.
- Im Verifikationsmodus können die Eigenschaften dann getestet werden, dabei stehen Methoden zum unbegrenzten / in der Testtiefe begrenzten Modell Checking, sowie zum symbolischen Model Checking zur Verfügung.
- Grundsätzliche Vorgehensweise:
  - Finden von Fehlern in den Annahmen / Modellen mit begrenztem Model Checker
  - Nachweis der Korrektheit des verbesserten Modells in Bezug auf die korrigierten Eigenschaften mit unbegrenztem Model Checking / symbolischen Model Checking
- Details siehe Demonstration

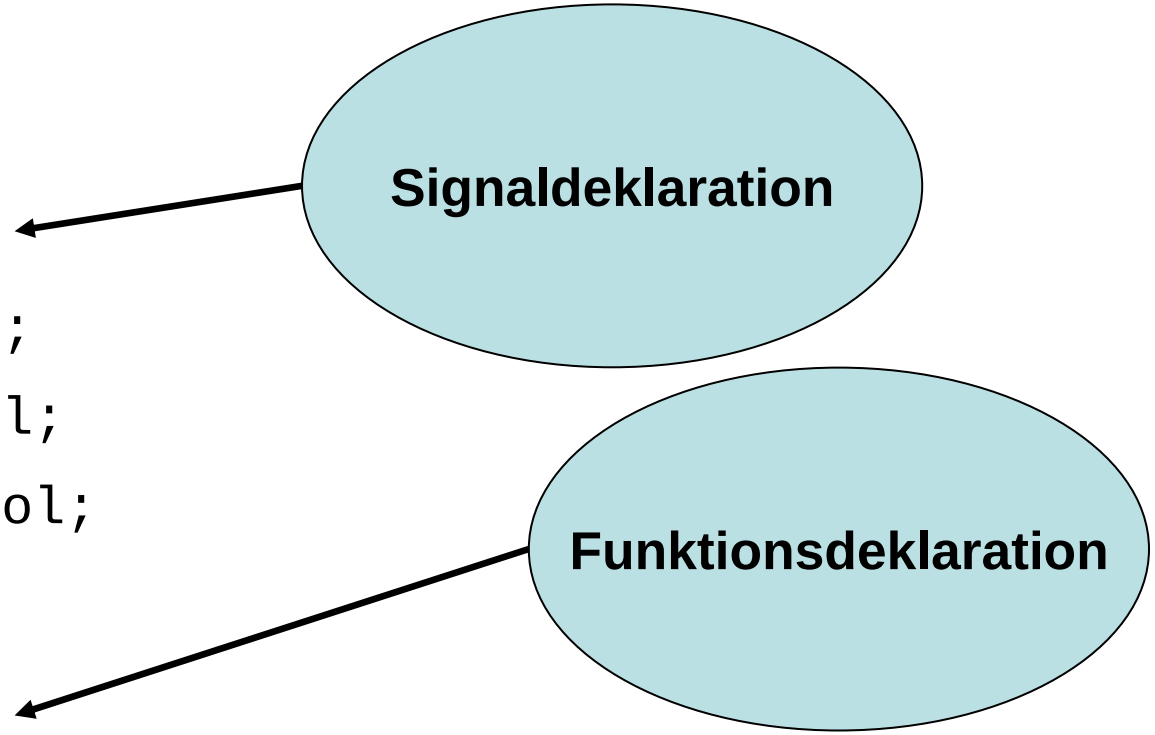
2. Beispiel: BoogiePL in Kombination mit Z3

- Grundidee: Verifikation von C# Programmen durch Erweiterung Spec# von Microsoft
- Das Spec#-Programm wird in Zwischensprache BoogiePL übersetzt. Die geforderten Eigenschaften werden dann mit Hilfe des SMT-Solvers Z3 nachgewiesen.
- Grundkonstrukte (Ausschnitt):
  - assert: Annahmen die durch den Beweiser verifiziert werden müssen
  - assume: Annahme durch den Benutzer, Zuständsübergänge, die der Annahme widersprechen werden vom Beweiser ignoriert
  - havoc: Zuweisung eines beliebigen Wertes an eine Variable (z.B. zur Simulation der Umgebung)

Boogie-Programm: Türbeispiel vereinfacht

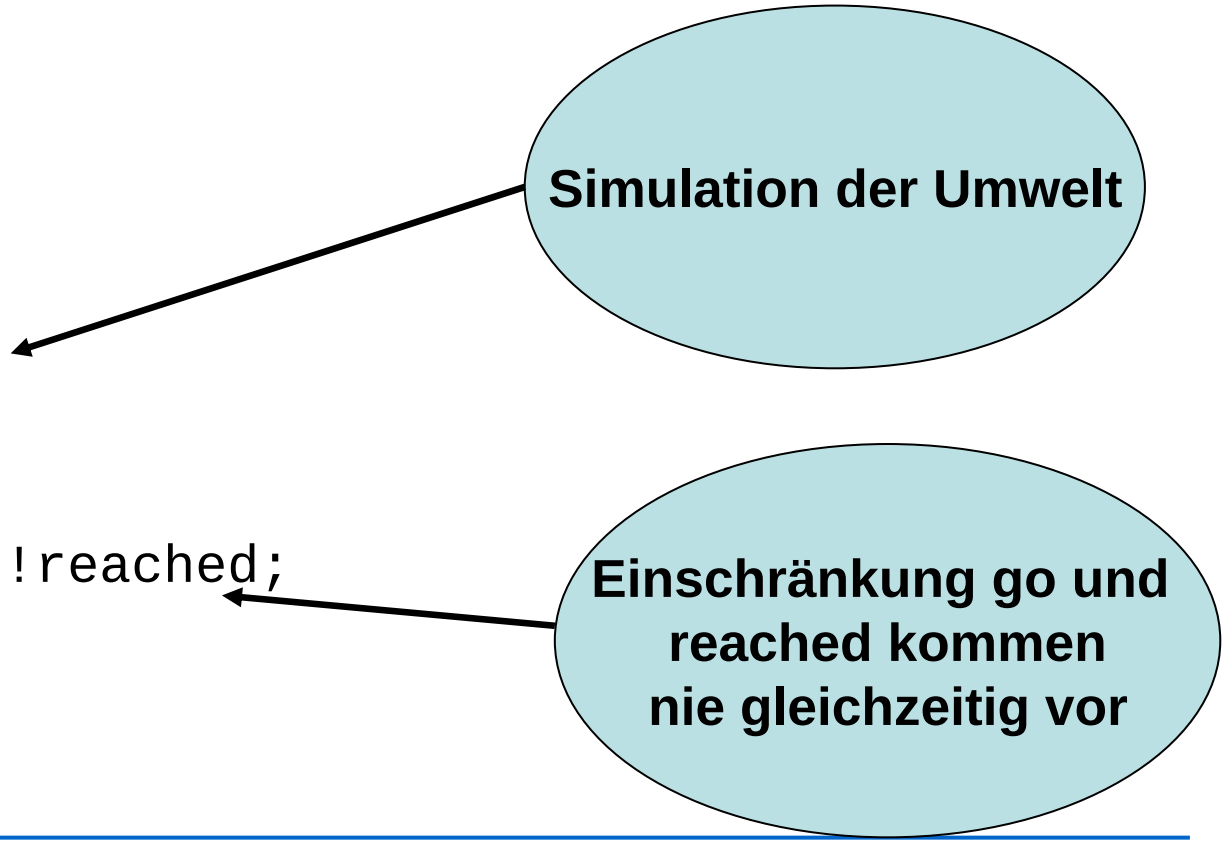
```
var open: bool;
var close: bool;
var go: bool;
var reached: bool;
var sig_open: bool;
var sig_close: bool;

procedure Door();
  modifies open,close,go,reached,sig_open,sig_close;
```



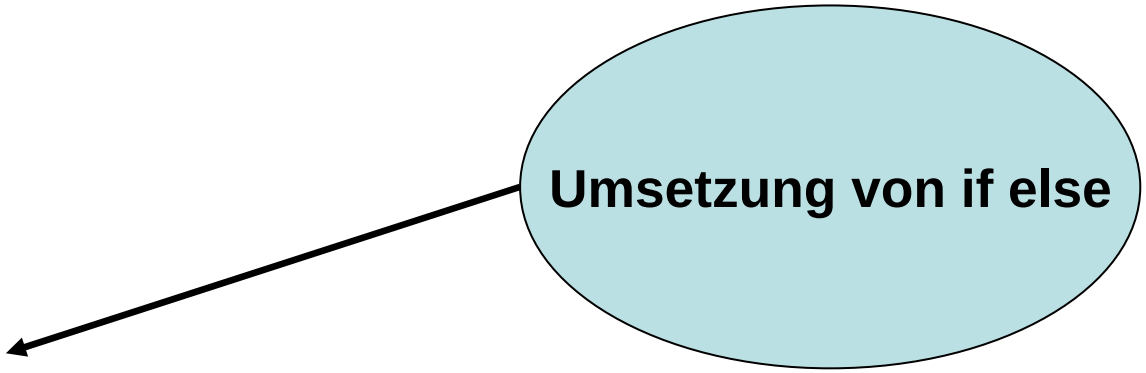
Boogie-Programm: Türbeispiel vereinfacht

```
implementation Door()
{
Begin:
   havoc open;
   havoc close;
   havoc go;
   havoc reached;
   assume !go && !reached;
```



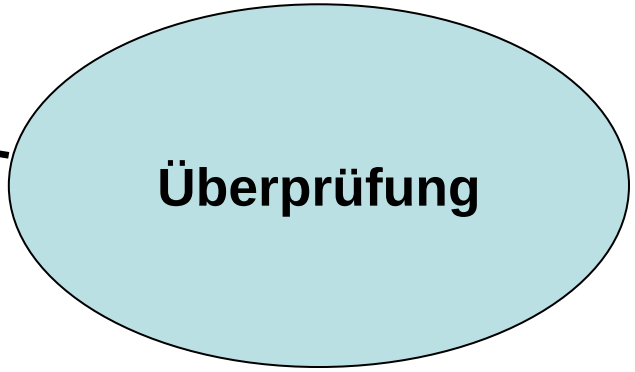
Boogie-Programm: Türbeispiel vereinfacht

```
  goto Open,Close;
Open:
  assume open;
  sig_open:=true;
  goto End;
Close:
  assume !open && close;
  sig_close:=true;
  goto End;
```



Boogie-Programm: Türbeispiel vereinfacht

```
End:
   assert open ==> sig_open;
   assert close ==> sig_close;
   goto Begin;
}
```



Boogie-Ergebnis:

```
D:\boogie>boogie door.bpl -enhancedErrorMessages:1
Spec# Program Verifier Version 0.87, Copyright (c) 2003-2007, Microsoft.
Information extracted from prover model:
close == True
sig_close == False
Failing assertion: close ==> sig_close
door.bpl(35,2): Error BP5001: This assertion might not hold.
Execution trace:
    door.bpl(13,1): Begin
    door.bpl(23,1): Open
    door.bpl(33,1): End

Spec# Program Verifier finished with 0 verified, 1 error
```